

明 細 書

振動ジャイロ用回路、振動ジャイロユニット、振動ジャイロの出力検出方法
技術分野

[0001] 本発明は、振動している振動子に回転角速度が加わると生じるコリオリ力に応じた信号を検出することにより、その加えられた回転角速度を検出する振動ジャイロ用回路、振動ジャイロユニット、振動ジャイロの出力検出方法に関し、詳しくは、上記コリオリ力に応じた信号の検波タイミングを振動ジャイロの特性に合わせて最適に設定した振動ジャイロ用回路、振動ジャイロユニット、振動ジャイロの出力検出方法に関する。

背景技術

[0002] 従来より、回転角速度を検出するセンサとしてジャイロが知られている。ジャイロの中でも特に振動子を用いているものは振動ジャイロと呼ばれ、ビデオカメラやデジタルスチルカメラの手振れ検知、カーナビゲーションシステムにおける方向検知、自動車などの移動体の姿勢制御といった様々な用途に広く用いられている。

[0003] 振動ジャイロとしては、四角柱状や三角柱状の振動子に圧電素子を貼り付けたものや、圧電セラミックスなどからなる円柱状の振動子に電極を印刷したものが実用化されている（例えば、特開2000-337883号公報参照）。

[0004] 図1は、従来の振動ジャイロユニットの構成ブロック図の一例を示す。振動子₃₂と、これに貼り付けられた圧電素子_{33a}、_{33b}とからなる振動ジャイロ₃₁は、振動ジャイロ用回路に接続されている。振動ジャイロ用回路は、加算回路₁と、発振回路₂と、差動増幅回路₄と、同期検波回路₅と、移相回路₁₃と、直流増幅回路₆とを備える。振動ジャイロ₃₁と加算回路₁と発振回路₂は、振動ジャイロ₃₁の屈曲振動の共振周波数で振動ジャイロ₃₁を自励発振駆動させる自励発振回路₇を構成する。

[0005] 発振回路₂の出力信号は、振動子₃₂に入力され、さらに振動子₃₂表面の導電めっきを介して圧電素子_{33a}、_{33b}に加わる。圧電素子_{33b}の出力信号と、圧電素子_{33a}の出力信号は、加算回路₁に入力され加算される。加算回路₁の出力信号は、発振回路₂と移相回路₁₃に入力される。

[0006] また、圧電素子_{33b}の出力信号と、圧電素子_{33a}の出力信号は、差動増幅回路₄

にも入力される。差動増幅回路4は、圧電素子33bの出力信号と、圧電素子33aの出力信号との差に応じた信号を出力し、その信号は同期検波回路5にて、移相回路13が出力するタイミング信号に同期して検波される。直流増幅回路6は、同期検波回路5で同期検波された直流信号を増幅する。

- [0007] 振動ジャイロ31は自励発振回路7aによって駆動され、長手方向に直交する方向に屈曲振動する。振動ジャイロ31の長手方向の中心軸のまわりに回転角速度が加わっていない状態では、圧電素子33bと圧電素子33aの歪みは全く同じように生じるので圧電素子33bからの出力信号と、圧電素子33aからの出力信号は振幅、位相共に同一であり、したがって差動増幅回路4の出力は0である。
- [0008] 振動ジャイロ31が上述のように屈曲振動している状態で、振動ジャイロ31の長手方向の中心軸のまわりに回転角速度が加わった場合には、長手方向及び屈曲振動方向に対して直角な方向にコリオリ力が発生し、そのコリオリ力によって屈曲振動の向きが変わり、2つの検出片(圧電素子33a、33b)間に出力差が生じ、差動増幅回路4からはその差に比例した出力信号が得られる。
- [0009] 回転角速度が加わったときの圧電素子33bの出力信号は、振動ジャイロ31に供給される駆動信号に応じた出力信号と、コリオリ力に応じた出力信号とが重畳された信号である。同様に、回転角速度が加わったときの圧電素子33aの出力信号は、振動ジャイロ31に供給される駆動信号に応じた出力信号と、コリオリ力に応じた出力信号とが重畳された信号である。
- [0010] 上記駆動信号に応じた圧電素子33bの出力信号と圧電素子33aの出力信号とは、同相で同じ大きさの信号であるため差動増幅回路4で相殺される。これに対して、コリオリ力に応じた圧電素子33bの出力信号と圧電素子33aの出力信号とは、逆相で同じ大きさの信号である。したがって、差動増幅回路4の出力信号は、圧電素子33bからの出力信号と圧電素子33aからの出力信号との差に比例となり、差動増幅回路4からは回転角速度の大きさに応じた信号のみが出力される。なお、振動ジャイロ31を駆動するための駆動信号は、加算回路1の出力信号と同相であり、振幅は比例関係にある。
- [0011] コリオリ力は駆動信号による屈曲振動の方向に対して直交する方向に発生するた

め、コリオリ力に応じて差動増幅回路4から出力される信号は、原理上は、駆動信号と相関がある(同相の)加算回路1の出力信号の振幅最大点で0となり、加算回路1の出力信号のゼロクロス点で最大となり、加算回路1の出力信号と、差動増幅回路4の出力信号との位相差は90°となる。したがって、同期検波回路5は、加算回路1の出力信号との間に90°の位相差を持つ移相回路13の出力信号のタイミングで差動増幅回路4の出力信号を検波すればよい。

発明の開示

[0012] 従来においては、差動増幅回路4の出力信号は、加算回路1の出力信号に対して90°の位相差を持つことを前提とした信号処理を行っている。しかし、振動ジャイロ31の構造、材質、寸法などに起因する要因によって、加算回路1の出力信号と、差動増幅回路4の出力信号との位相差は必ずしも90°になるとは限らない。したがって、上記位相差が90°ではない特性を有する振動ジャイロに対して、加算回路1の出力信号から位相が90°シフトされた移相回路13のタイミング信号で、差動増幅回路4の出力信号を同期検波してしまうと、差動増幅回路4の出力信号の検波感度、すなわち回転角速度の検出感度が最大と成り得ず、またノイズは振動ジャイロの構造、材質、寸法などによってあまり変わらないので、回転角速度の検出に際してのS/N比が悪化することになる。

[0013] 本発明は上述の問題に鑑みてなされ、その目的とするところは、高感度に回転角速度を検出できる振動ジャイロ用回路、振動ジャイロユニット、振動ジャイロの出力検出方法を提供することにある。

[0014] 本発明は前記課題を解決するため以下の構成を採用した。

すなわち、本発明の振動ジャイロ用回路は、振動ジャイロの2つの検出片の出力信号の差に応じた信号を出力する差動増幅回路と、差動増幅回路の出力信号を同期検波する同期検波回路と、振動ジャイロに供給される駆動信号に対して位相がシフトされた信号を同期検波用のタイミング信号として同期検波回路に供給する移相回路とを備え、駆動信号とタイミング信号との位相差は、振動ジャイロを駆動させて回転角速度を加えた状態で予め求められた、差動増幅回路の出力信号の検波感度の位相差特性に基づいて設定された。

- [0015] また、本発明の振動ジャイロユニットは、2つの検出片を有する振動ジャイロと、それら検出片の出力信号の差に応じた信号を出力する差動増幅回路と、差動増幅回路の出力信号を同期検波する同期検波回路と、振動ジャイロに供給される駆動信号に対して位相がシフトされた信号を同期検波用のタイミング信号として同期検波回路に供給する移相回路とを備え、駆動信号とタイミング信号との位相差は、振動ジャイロを駆動させて回転角速度を加えた状態で予め求められた、差動増幅回路の出力信号の検波感度の位相差特性に基づいて設定された。
- [0016] ここで、振動ジャイロの2つの検出片の出力信号の差は、振動ジャイロに回転角速度が加わっていない状態では0であり、回転角速度が加えられるとその回転角速度に応じた大きさとなる。したがって、差動増幅回路は、振動ジャイロに回転角速度が加わっていない状態では出力が0であり、回転角速度が加えられるとその回転角速度に応じた大きさの信号を出力する。差動増幅回路の出力信号は交流信号であり、同期検波回路は、その差動増幅回路の出力信号を同期検波して直流に整流する。移相回路は、その同期検波のためのタイミング信号を作り、そのタイミング信号に同期して差動増幅回路の出力信号は整流される。
- [0017] タイミング信号は、振動ジャイロに供給される駆動信号に対して位相がシフトされており、その位相のシフト量（駆動信号とタイミング信号との位相差）は、振動ジャイロが駆動されて回転角速度が加えられた状態で予め求められた、差動増幅回路の出力信号の検波感度の位相差特性に基づいて設定されている。差動増幅回路の出力信号の検波感度とは、差動増幅回路の出力信号の整流後の直流信号の大きさであり、振動ジャイロに加わった回転角速度の検出感度に対応する。すなわち、本発明では、上記位相差を様々に変えた場合のその位相差と回転角速度の検出感度との関係を予め求め、これに基づいて、高い感度が得られる位相差を設定値として設定する。従来のように、上記位相差を90°に固定するのではなく、振動ジャイロの特性に合わせて最適な位相差の設定を行うことができ、回転角速度の高感度の検出を実現する。
- [0018] また、移相回路としては、入力される駆動信号を、抵抗とコンデンサの時定数で決められる位相差だけ遅延させる積分回路を含む構成とすれば、抵抗の抵抗値の調

整（抵抗の段数を変えることによる抵抗値の調整も含む）またはコンデンサの容量の調整（コンデンサの段数を変えることによる容量の調整も含む）により簡単に所望の位相差に設定でき、また回路構成も簡単であり、安価に上述した機能を有する移相回路を実現できる。

[0019] また、本発明の振動ジャイロの出力検出方法は、振動ジャイロの2つの検出片の出力信号の差に応じた信号を、前記振動ジャイロに供給される駆動信号に対して位相がシフトされたタイミング信号で同期検波することで前記振動ジャイロに加えられた回転角速度を検出する振動ジャイロの出力検出方法であって、

振動ジャイロに供給される駆動信号と、この駆動信号に対して位相がシフトされたタイミング信号との位相差を、振動ジャイロを駆動させて回転角速度を加えた状態で予め求められた、振動ジャイロの2つの検出片の出力信号の差に応じた信号の検波感度の位相差特性に基づいて設定し、この設定された位相差の分駆動信号に対して位相がシフトされたタイミング信号で、2つの検出片の出力信号の差に応じた信号の同期検波を行う。

[0020] ここで、振動ジャイロの2つの検出片の出力信号の差は、振動ジャイロに回転角速度が加わっていない状態では0であり、回転角速度が加えられるとその回転角速度に応じた大きさとなる。したがって、それら検出片の出力信号の差に応じた信号は、振動ジャイロに回転角速度が加わっていない状態では0であり、回転角速度が加えられるとその回転角速度に応じた大きさの信号となる。この検出片の出力信号の差に応じた信号は交流信号であり、これは、振動ジャイロに供給される駆動信号に対して位相がシフトされたタイミング信号に同期して検波されて直流に整流される。

[0021] そのタイミング信号の位相シフト量（駆動信号とタイミング信号との位相差）は、振動ジャイロが駆動されて回転角速度が加えられた状態で予め求められた、検出片の出力信号の差に応じた信号の検波感度の位相差特性に基づいて設定されている。検出片の出力信号の差に応じた信号の検波感度とは、検出片の出力信号の差に応じた信号の整流後の直流信号の大きさであり、振動ジャイロに加わった回転角速度の検出感度に対応する。すなわち、本発明では、上記位相差を様々な変えた場合のその位相差と回転角速度の検出感度との関係を予め求め、これに基づいて、高い感度

が得られる位相差を設定値として設定する。従来のように、上記位相差を90°に固定するのではなく、振動ジャイロの特性に合わせて最適な位相差の設定を行うことができ、回転角速度の高感度の検出を実現する。

図面の簡単な説明

[0022] [図1] 図1は、本発明の第1の実施形態に係る振動ジャイロユニットの構成を示すブロック図である。

[図2] 図2は、図1に示した振動ジャイロの斜視図である。

[図3] 図3は、同振動ジャイロの断面図である。

[図4] 図4は、図1に示した振動ジャイロ用回路の各部における電圧波形のタイムチャート図である。

[図5] 図5は、駆動信号と同期検波用のタイミング信号との間の位相差 θ と、回転角速度の検出感度 S との関係の一例を示すグラフである。

[図6] 図6は、図1に示した移相回路の一例を示す回路図である。

[図7] 図7は、本発明の第2の実施形態に係る振動ジャイロユニットの構成を示すブロック図である。

[図8] 図8は、図7に示した振動ジャイロの斜視図である。

[図9] 図9は、同振動ジャイロの断面図である。

[図10] 図10は、本発明の第3の実施形態に係る振動ジャイロユニットの構成を示すブロック図である。

[図11] 図11は、図10に示した振動ジャイロの斜視図である。

[図12] 図12は、同振動ジャイロの断面図である。

[図13] 図13は、従来例の振動ジャイロユニットの構成を示すブロック図である。

発明を実施するための最良の形態

[0023] 以下、本発明を適用した具体的な実施形態について、図面を参照しながら詳細に説明する。なお、本発明は以下の実施形態に限定されるものではなく、本発明の技術的思想に基づいて種々の変形が可能である。

[0024] [第1の実施形態]

図2は第1の実施形態に係る振動ジャイロ31の斜視図であり、図3はその断面図で

ある。振動ジャイロ31は、表面に導電体がめっきされた四角柱状の振動子32と、この振動子32の第1の側面32aに貼り付けられた2つの圧電素子33a、33bとから構成される。圧電素子33a、33bは、振動ジャイロ31に駆動信号を供給するための駆動片と、振動ジャイロ31に加わった回転角速度に応じた信号を検出するための検出片とを兼ねている。

[0025] 振動子32は、例えば、アモルファスカーボン、エリンバ、Fe-Ni合金、石英、ガラス、水晶、セラミックスなどの機械的屈曲振動を生じる材料からなる。2つの圧電素子33a、33bは、それぞれ、振動子32と同じ長さを有する四角柱状を呈し、振動子32の長手方向に沿って延在し、両者の間に間隙を形成して互いに向き合っている。圧電素子33aと圧電素子33bとは、振動子32の第1の側面32aを短手方向に二分する中心線に関して対称である。

[0026] 振動ジャイロ31は振動ジャイロ用回路に接続され、この回路と振動ジャイロ31とから振動ジャイロユニットが構成される。振動ジャイロ用回路は、図1に示すように、加算回路1と、発振回路2と、差動増幅回路4と、同期検波回路5と、移相回路3と、直流増幅回路6とを備える。振動ジャイロ31と加算回路1と発振回路2は、振動ジャイロ31の屈曲振動の共振周波数で振動ジャイロ31を自励発振駆動させる自励発振回路7aを構成する。振動ジャイロ用回路は、例えば1つの半導体チップにIC (integrated circuit) 化されてなる。その半導体チップは、ヘアチップあるいはパッケージングされて回路基板に実装され、この回路基板には振動ジャイロ31も搭載され、振動ジャイロユニットを構成する。

[0027] 発振回路2の出力信号 V_{go} は、振動子32の第1の側面32aと対向する第2の側面32bに入力され、さらに振動子32表面の導電めっきを介して第1の側面32aに貼り付けられた圧電素子33a、33bに加わる。圧電素子33bの出力信号 V_{gl} と、圧電素子33aの出力信号 V_{gr} は、加算回路1に入力され加算される。加算回路1の出力信号 V_{sa} は発振回路2で振幅と位相が調整され、駆動信号として振動ジャイロ31に供給される。また、加算回路1の出力信号 V_{sa} は移相回路3にも入力される。

[0028] 圧電素子33bの出力信号 V_{gl} と、圧電素子33aの出力信号 V_{gr} は、差動増幅回路4にも入力される。差動増幅回路4は、 V_{gl} と V_{gr} との差に応じた信号 V_{da} を出力し、そ

の信号 V_{da} は同期検波回路5にて、移相回路3が出力するタイミング信号 V_{ck} に同期して検波される。直流増幅回路6は、同期検波回路5で同期検波された直流信号 V_{sd} を増幅して信号 S を出力する。

[0029] 図4は、上述した各信号波形のタイムチャート図である。左側は振動ジャイロ31に回転角速度が加わっていないときの各信号波形を示し、右側は振動ジャイロ31の長手方向の中心軸C(図1参照)のまわりに回転角速度が加わったときの各信号波形を示す。

[0030] 振動ジャイロ31は自励発振回路7aによって駆動され、第1、第2の側面32a、32b、および長手方向に直交する方向(図1においてy方向)に屈曲振動する。振動ジャイロ31の長手方向の中心軸Cのまわりに回転角速度が加わっていない状態では、圧電素子33bと圧電素子33aの歪みは全く同じように生じるので圧電素子33bからの出力信号 V_{gl} と圧電素子33aからの出力信号 V_{gr} は振幅、位相共に同一であり、したがって差動増幅回路4の出力は0である。

[0031] 振動ジャイロ31がy方向に屈曲振動している状態で、振動ジャイロ31の長手方向の中心軸Cのまわりに回転角速度が加わった場合には、長手方向及びy方向の両方向に対して直角なx方向にコリオリ力が発生し、そのコリオリ力によって屈曲振動の向きが変わり、2つの検出片(圧電素子)33a、33b間に出力差が生じる。

[0032] すなわち、圧電素子33bからの出力信号 V_{gl} と、圧電素子33aからの出力信号 V_{gr} との間に差($V_{gl}-V_{gr}$)が生じ、差動増幅回路4からはその差($V_{gl}-V_{gr}$)に比例した出力信号 V_{da} が得られる。

[0033] 回転角速度が加わったときの圧電素子33bの出力信号 V_{gl} は、振動ジャイロ31に供給される駆動信号に応じた出力信号(図4において破線で示す)と、コリオリ力に応じた出力信号 V_{cl} (図4において1点鎖線で示す)とが重畳された信号である。同様に、回転角速度が加わったときの圧電素子33aの出力信号 V_{gr} は、振動ジャイロ31に供給される駆動信号に応じた出力信号(図4において破線で示す)と、コリオリ力に応じた出力信号 V_{cr} (図4において1点鎖線で示す)とが重畳された信号である。

[0034] 上記駆動信号に応じた圧電素子33bの出力信号と圧電素子33aの出力信号とは、同相で同じ大きさの信号であるため差動増幅回路4で相殺される。これに対して、コリ

オリカに応じた圧電素子33bの出力信号 V_{cl} と圧電素子33aの出力信号 V_{cr} とは、逆相で同じ大きさの信号である。したがって、差動増幅回路4の出力信号 V_{da} は $(V_{cl} - V_{cr})$ に比例となり、差動増幅回路4からは回転角速度の大きさに応じた信号のみが出力される。

[0035] また、コリオリカに応じた圧電素子33bの出力信号 V_{cl} と圧電素子33aの出力信号 V_{cr} とは、逆相で同じ大きさの信号であるため、加算回路1では相殺される。よって、発生するコリオリカには関係なく、振動ジャイロ31には一定の駆動信号が供給される。なお、駆動信号は、加算回路1の出力信号 V_{sa} と同相であり、振幅は比例関係にある。

[0036] コリオリカに応じて差動増幅回路4から出力される信号 V_{da} は、原理上は、振動ジャイロ31を駆動するための駆動信号、すなわちこれと同相の加算回路1の出力信号 V_{sa} の振幅最大点で0となり、 V_{sa} のゼロクロス点で最大となり、加算回路1の出力信号 V_{sa} と、差動増幅回路4の出力信号 V_{da} との位相差は 90° となる。

[0037] しかし、振動ジャイロ31の構造、材質、寸法などに起因する要因によって、加算回路1の出力信号 V_{sa} と、差動増幅回路4の出力信号 V_{da} との位相差は必ずしも 90° になるとは限らない。図4の例では、加算回路1の出力信号 V_{sa} と差動増幅回路4の出力信号 V_{da} との位相差 θ_{ps} は 90° より大きくなっている。

[0038] そこで、本実施形態では、タイミング信号 V_{ck} の、加算回路1の出力信号 V_{sa} からの位相シフト量を 90° に固定せずに、実際に V_{sa} と V_{da} との間で生じている位相差に応じて設定する。そして、その設定された位相差 θ_{ps} の分だけ加算回路1の出力信号 V_{sa} から位相シフトされたタイミング信号 V_{ck} のタイミングで、差動増幅回路4の出力信号 V_{da} の同期検波を行う。したがって、移相回路3は、加算回路1の出力信号 V_{sa} から位相を θ_{ps} だけシフトした方形波状のタイミング信号 V_{ck} を作り、同期検波回路5に同期検波用のタイミング信号として供給する。

[0039] 同期検波回路5は、交流信号である差動増幅回路4の出力信号 V_{da} を、タイミング信号 V_{ck} に同期して全波整流することで信号 $V_{\#}$ に変換した後、積分（あるいは平滑化）し、直流信号 V_{sd} を出力する。すなわち、タイミング信号 V_{ck} がローレベルのときに、差動増幅回路4の出力信号 V_{da} の負電圧を正電圧の方向に反転して加え合わせ

る。なお、全波整流としていることで、半波整流の場合に比べ、信号 V_{da} の検波感度を高くして、信号 V_{sd} の値を大きくできる。

[0040] 同期検波回路5の出力信号 V_{sd} は、振動ジャイロ31に加わった回転角速度の方向に応じた極性を有し、その回転角速度の大きさに比例する。そして、直流増幅回路6はその信号 V_{sd} を所定の大きさまで直流増幅して信号 S を出力する。

[0041] 図5は、差動増幅回路4の出力信号 V_{da} の検波感度、すなわち振動ジャイロ31に加えられた回転角速度の検出感度の位相差特性の一例を示す。縦軸は、直流増幅回路6の出力信号 S の大きさである。または、同期検波回路5の出力信号 V_{sd} の大きさとしてもよい。横軸は、加算回路1の出力信号 V_{sa} に対するタイミング信号 V_{ck} の位相シフト量 θ を表す。

[0042] 図5に示される特性は、アモルファスカーボンからなり図2に示すような長さ7.5mm、幅0.58mm、厚さ0.6mmの寸法の振動子32と、PZTからなる圧電素子33a、33bとを用いた振動ジャイロ31を駆動させて上記 y 方向に屈曲振動させ、その状態で長手方向の中心軸 C のまわりに回転角速度を加え、その駆動条件、加えた回転角速度の方向及び大きさを同じ条件とした状態で、上記タイミング信号 V_{ck} の位相シフト量 θ を様々に変えて設定したときの、回転角速度を検出した結果である。

[0043] 図5から明らかなように、加算回路1の出力信号 V_{sa} に対するタイミング信号 V_{ck} の位相シフト量 θ が $110^\circ \sim 150^\circ$ のときに、高い感度(最大感度を含む)が得られ、かつその高い感度で安定している。したがって、図5の特性を有する振動ジャイロ31については、 V_{sa} に対するタイミング信号 V_{ck} の位相シフト量の設定値 θ_{ps} を $110^\circ \sim 150^\circ$ の範囲に収まるようにすれば、そのタイミング信号 V_{ck} に同期して検波される差動増幅回路4の出力信号 V_{da} の検波感度を高めることができ、結果として振動ジャイロ31に加わった回転角速度の検出感度を高めることができる。

[0044] もし、図5の特性を有するものに対して、従来のように 90° に固定した位相差 θ_{ps} のタイミング信号で差動増幅回路4の出力信号 V_{da} の同期検波を行ってしまうと、信号 V_{da} の全波整流及び積分後の直流値が、図4のタイミングで同期検波を行った場合よりも心くなり、この結果、図5のグラフからもわかるように信号 S の値すなわち回転角速度の検出感度が小さくなってしまふ。この場合には、振動ジャイロに加わった回

転角速度が小さいとノイズにまぎれて認識できなくなるおそれがある。また、コリオリ力は振動ジャイロの質量に比例するため、特に小型化された振動ジャイロではコリオリ力に応じた信号である差動増幅回路4の出力信号 V_{da} が小さく、よってその信号 V_{da} を感度良く検波することは重要である。

- [0045] なお、図5に示す特性は一例であって、振動ジャイロの構造、材質、寸法などが変われば、図5とは異なった特性となる。もちろん、振動ジャイロによっては、タイミング信号 V_{ck} の駆動信号に対する位相差が原理どおりに90°あるいはこの付近のときに最大感度が得られるものもある。この場合においても、上述のように予め求めた図5のような感度 S の位相差特性に基づいて位相差 θ_{ps} は90°に設定されることになる。
- [0046] なお、図4に示す例では、加算回路1の出力信号 V_{sa} に対するタイミング信号 V_{ck} の位相差 θ_{ps} を、加算回路1の出力信号 V_{sa} に対する差動増幅回路4の出力信号 V_{sd} の位相差に一致させて設定しているが、必ずしも一致させる必要はなく、図5に示した特性図からもわかるように、最大感度でフラットになっている位相差範囲では位相差の違いによる感度の違いはない、あるいは実用上無視できるほど小さいため、設定位相差 θ_{ps} はその位相差範囲内に設定すればよい。
- [0047] 図6は、移相回路3の一例を示す回路図である。この移相回路3は、入力される加算回路1の出力信号 V_{sa} に位相遅れを生じさせる遅延回路として、抵抗63とコンデンサ64とから構成される積分回路を有している。抵抗63の一端は加算回路1の出力側に接続され、他端はオペアンプ65の正入力端子に接続されている。コンデンサ64は、一端が抵抗63の他端に接続され、他端が接地されている。抵抗63の一端とオペアンプ65の出力端子との間には、直列接続された2つの抵抗61、62が接続されている。オペアンプ65の負入力端子は、抵抗61と抵抗62との間に接続されている。オペアンプ65の出力端子はコンパレータ66の入力端子に接続されている。
- [0048] 加算回路1の出力信号 V_{sa} は、抵抗63とコンデンサ64とから構成される積分回路を通った後、オペアンプ65の正入力端子に入力される。オペアンプ65の負入力端子の電位は正入力端子の電位となるので、抵抗61の両端電圧は上記積分回路の出力と、加算回路1の出力 V_{sa} との差分となる。この抵抗61の両端電圧により流れる電流は抵抗62にそのまま流れ、オペアンプ65の出力電圧が決定される。このオペアンプ

65の出力がコンパレータ66を通ることで図4に示すような移相回路3の出力信号(タイミング信号)V_{ck}を得ている。

- [0049] ここで、抵抗63の抵抗値をR_pとし、コンデンサ64の容量をC_pとし、抵抗61の抵抗値と抵抗62の抵抗値とは等しきとし、加算回路1の出力信号V_{in}の周波数をf_oとすると、この移相回路3の入出力間の位相差、すなわち加算回路1の出力信号V_{sa}に対するタイミング信号V_{ck}の位相差θ_{ps}は下記(1)式で決まる。

$$\theta_{ps} = 2 \cdot \tan^{-1}(2 \cdot \mu \cdot R_{ps} \cdot C_{ps} \cdot f_o) \dots \dots (1)$$

- [0050] すなわち、時定数(R_p・C_p)で位相遅れ量θ_pが決まるので、抵抗63の抵抗値R_{ps}あるいはコンデンサ64の容量C_{ps}を調整(抵抗63とコンデンサ64の段数の調整も含む)することで、所望の位相差θ_{ps}を容易に設定できる。

- [0051] 移相回路3としては、遅延回路(積分回路)による位相の遅れを利用したものに限らず、進み回路(微分回路)による位相の進みを利用したものを用いてもよい。

- [0052] 近年、振動ジャイロユニットを搭載する機器の小型化及び低価格化に伴って、振動ジャイロユニットにも小型化及び低価格化が求められてきており、振動ジャイロ用回路は1つの半導体チップにIC化されている。その回路の製造に際しては、先ず、IC化する前の段階で、図5に示すような位相差θと感度Sとの関係を求め、これに基づいて、上記抵抗63の抵抗値R_{ps}あるいはコンデンサ64の容量C_{ps}を調整して、高い感度を得ることができる位相差の設定値θ_{ps}を決める。そして、その設定値θ_{ps}でIC化し、そのICの出力をオシロスコープで観察し、正しい設定となっているか確認する。

- [0053] この確認で、所望の感度が得られていない場合には、θ_{ps}を再設定する。例えば、抵抗63は多数の抵抗がヒューズによって接続された構成を有し、レーザや高電圧を加えるなどの手段によって任意の箇所のヒューズを切断することで抵抗63の抵抗値R_{ps}を調整して、θ_{ps}を調整する。

- [0054] なお、設定値θ_{ps}を決めるにあたっては、図5に示すような特性図を複数個の振動ジャイロについて求め、これら複数の特性図の統計的データから決める。あるいは、1個の振動ジャイロの特性図から決めてもよい。そして、設定値θ_{ps}は、構造、寸法、材質、製造条件などが同じ、同規格の振動ジャイロについて共通して適用される。

- [0055] [第2の実施形態]

次に、本発明の第2の実施形態について説明する。なお、上記第1の実施形態と同じ構成部分には同一の符号を付しその詳細な説明は省略する。

- [0056] 第2の実施形態に係る振動ジャイロ41の斜視図を図8に、断面図を図9に示す。振動ジャイロ41は、断面正三角形の三角柱状の振動子42と、この振動子42の3つの側面にそれぞれ貼り付けられた3つの圧電素子43a、43b、43cとから構成される。圧電素子43cは振動ジャイロ41に駆動信号を供給するための駆動片として機能し、圧電素子43a、43bは振動ジャイロ41に加わった回転角速度に応じた信号を検出するための検出片として機能する。
- [0057] 振動子42は、例えば、アモルファスカーボン、エリンバ、Fe-Ni合金、石英、ガラス、水晶、セラミックスなどの機械的屈曲振動を生じる材料からなる。3つの圧電素子43a～43cは、何れも同じ形状(直方体状)、同じ寸法を有し、振動子42の長手方向の中心軸に関して対称に配置されている。
- [0058] 振動ジャイロ41は、図7に示す振動ジャイロ用回路に接続され、この回路と振動ジャイロ41とから第2の実施形態に係る振動ジャイロユニットが構成される。振動ジャイロ用回路は、第1の実施形態と同様に、加算回路1と、発振回路2と、差動増幅回路4と、同期検波回路5と、移相回路3と、直流増幅回路6とを備える。振動ジャイロ41と加算回路1と発振回路2は、振動ジャイロ41の屈曲振動の共振周波数で振動ジャイロ41を自励発振駆動させる自励発振回路7bを構成する。
- [0059] 発振回路2の出力信号 V_{go} は、駆動片である圧電素子43cに加えられる。検出片である圧電素子43bの出力信号 V_{gl} と圧電素子43aの出力信号 V_{gr} は、加算回路1に入力され加算される。加算回路1の出力信号 V_{sa} は、発振回路2と移相回路3に入力される。
- [0060] また、圧電素子43bの出力信号 V_{gl} と、圧電素子43aの出力信号 V_{gr} は、差動増幅回路4にも入力される。差動増幅回路4は、 V_{gl} と V_{gr} との差に応じた信号 V_{da} を出力し、その信号 V_{da} は同期検波回路5にて、移相回路3が出力するタイミング信号 V_{ck} に同期して検波される。直流増幅回路6は、同期検波回路5で同期検波された直流信号 V_{sd} を増幅して信号 S を出力する。
- [0061] 振動ジャイロ41は自励発振回路7bによって駆動され、圧電素子43cが貼り付けら

れた面、および長手方向に直交する方向(図7においてy方向)に屈曲振動する。振動ジャイロ41の長手方向の中心軸Cのまわりに回転角速度が加わっていない状態では、圧電素子43bと圧電素子43aの歪みは全く同じように生じるので圧電素子43bからの出力信号 V_{gl} と圧電素子43aからの出力信号 V_{gr} は振幅、位相共に同一であり、したがって差動増幅回路4の出力は0である。

- [0062] 振動ジャイロ41がy方向に屈曲振動している状態で、振動ジャイロ41の長手方向の中心軸Cのまわりに回転角速度が加わった場合には、長手方向及びy方向の両方向に対して直角なx方向にコリオリ力が発生し、そのコリオリ力によって屈曲振動の向きが変わり、2つの検出片(圧電素子43a、43b)間に出力差が生じる。
- [0063] すなわち、圧電素子43bからの出力信号 V_{gl} と、圧電素子43aからの出力信号 V_{gr} との間に差($V_{gl}-V_{gr}$)が生じ、差動増幅回路4からはその差($V_{gl}-V_{gr}$)に比例した出力信号 V_{da} が得られる。
- [0064] 回転角速度が加わったときの圧電素子43bの出力信号 V_{gl} は、振動ジャイロ41に供給される駆動信号に応じた出力信号と、コリオリ力に応じた出力信号 V_{cl} とが重畳された信号である。同様に、回転角速度が加わったときの圧電素子43aの出力信号 V_{gr} は、振動ジャイロ41に供給される駆動信号に応じた出力信号と、コリオリ力に応じた出力信号 V_{cr} とが重畳された信号である。
- [0065] 上記駆動信号に応じた圧電素子43bの出力信号と圧電素子43aの出力信号とは、同相で同じ大きさの信号であるため差動増幅回路4で相殺される。これに対して、コリオリ力に応じた圧電素子43bの出力信号 V_{cl} と圧電素子43aの出力信号 V_{cr} とは、逆相で同じ大きさの信号である。したがって、差動増幅回路4の出力信号 V_{da} は($V_{cl}-V_{cr}$)に比例となり、差動増幅回路4からは回転角速度の大きさに応じた信号のみが出力される。
- [0066] また、コリオリ力に応じた圧電素子43bの出力信号 V_{cl} と圧電素子43aの出力信号 V_{cr} とは、逆相で同じ大きさの信号であるため、加算回路1では相殺される。よって、発生するコリオリ力には関係なく、振動ジャイロ41には一定の駆動信号が供給される。なお、駆動信号は、加算回路1の出力信号 V_{sa} と同相であり、振幅は比例関係にある。

[0067] そして、第2の実施形態においても、上記第1の実施形態と同様、タイミング信号 V_{ck} の、加算回路1の出力信号 V_{sa} からの位相シフト量を、実際に V_{sa} と V_{da} との間で生じている位相差に応じて設定する。そして、その設定された位相差 θ_{ps} の分だけ加算回路1の出力信号 V_{sa} から位相シフトされたタイミング信号 V_{ck} のタイミングで、差動増幅回路4の出力信号 V_{da} の同期検波を行う。したがって、移相回路3は、加算回路1の出力信号 V_{sa} から位相を θ_{ps} だけシフトした方形波状のタイミング信号 V_{ck} を作り、同期検波回路5に同期検波用のタイミング信号として供給する。

[0068] 同期検波回路5は、交流信号である差動増幅回路4の出力信号 V_{da} を、タイミング信号 V_{ck} に同期して全波整流することで信号 V_{\pm} に変換した後、積分（あるいは平滑）めし、直流信号 V_{sd} を出力する。この信号 V_{sd} は、振動ジャイロ41に加わった回転角速度の方向に応じた極性を有し、その回転角速度の大きさに比例する。そして、直流増幅回路6はその信号 V_{sd} を所定の大きさまで直流増幅して信号 S を出力する。

[0069] 本実施形態においても、差動増幅回路4の出力信号 V_{da} の検波感度、すなわち振動ジャイロ41に加えられた回転角速度の検出感度と、加算回路1の出力信号 V_{sa} に対するタイミング信号 V_{ck} の位相シフト量 θ との関係が予め求められ、これに基づいて位相差 θ_{ps} が設定される。よって、加算回路1の出力信号 V_{sa} に対する位相シフト量がその θ_{ps} に設定されたタイミング信号 V_{ck} で、差動増幅回路4の出力信号 V_{da} の同期検波を行えば、 V_{da} の検波感度を高めることができ、結果として振動ジャイロ41に加わった回転角速度の検出感度を高めることができる。

[0070] [第3の実施形態]

次に、本発明の第3の実施形態について説明する。なお、上記第1の実施形態と同じ構成部分には同一の符号を付しその詳細な説明は省略する。

[0071] 第3の実施形態に係る振動ジャイロ51の斜視図を図11に、断面図を図12に示す。振動ジャイロ51は、円柱状の振動子52と、この振動子52の外周面に形成された電極53a～53fとから構成される。電極53a、53b、53cはそれぞれ独立し、電極53d～53fは共通グラントに接続される。電極53cは振動ジャイロ51に駆動信号を供給するための駆動片として機能し、電極53a、53bは振動ジャイロ51に加わった回転角速度を検出するための検出片として機能する。

- [0072] 振動子52は圧電セラミックスなどの圧電体からなる。すべての電極53a～53fは振動子52の長手方向と平行になるように配置されている。また、各々の電極53a～53fは、振動子52を断面して現れる円の円周を6等分した位置に配置されている。
- [0073] 振動ジャイロ51は、図10に示す振動ジャイロ用回路に接続され、この回路と振動ジャイロ51とから第3の実施形態に係る振動ジャイロユニットが構成される。振動ジャイロ用回路は、第1の実施形態と同様に、加算回路1と、発振回路2と、差動増幅回路4と、同期検波回路5と、移相回路3と、直流増幅回路6とを備える。振動ジャイロ51と加算回路1と発振回路2は、振動ジャイロ51の屈曲振動の共振周波数で振動ジャイロ51を自励発振駆動させる自励発振回路7cを構成する。
- [0074] 発振回路2の出力信号 V_{go} は、駆動片である電極53cに加えられる。検出片である電極53aの出力信号 V_{gl} と電極53bの出力信号 V_{gr} は、加算回路1に入力され加算される。加算回路1の出力信号 V_{sa} は、発振回路2と移相回路3に入力される。
- [0075] また、電極53aの出力信号 V_{gl} と、電極53bの出力信号 V_{gr} は、差動増幅回路4にも入力される。差動増幅回路4は、 V_{gl} と V_{gr} との差に応じた信号 V_{da} を出力し、その信号 V_{da} は同期検波回路5にて、移相回路3が出力するタイミング信号 V_{ck} に同期して検波される。直流増幅回路6は、同期検波回路5で同期検波された直流信号 V_{sd} を増幅して信号Sを出力する。
- [0076] 振動ジャイロ51は自励発振回路7cによって駆動され、駆動片である電極53cの表面、および長手方向に直交する方向(図10においてy方向)に屈曲振動する。振動ジャイロ51の長手方向の中心軸Cのまわりに回転角速度が加わっていない状態では、電極53aと電極53bの歪みは全く同じように生じるので電極53aからの出力信号 V_{gl} と電極53bからの出力信号 V_{gr} は振幅、位相共に同一であり、したがって差動増幅回路4の出力は0である。
- [0077] 振動ジャイロ51がy方向に屈曲振動している状態で、振動ジャイロ51の長手方向の中心軸Cのまわりに回転角速度が加わった場合には、長手方向及びy方向の両方向に対して直角なx方向にコリオリ力が発生し、そのコリオリ力によって屈曲振動の向きが変わり、2つの検出片(電極53a、53b)間に出力差が生じる。
- [0078] すなわち、電極53aからの出力信号 V_{gl} と、電極53bからの出力信号 V_{gr} との間に

差 ($V_{gl} - V_g$) が生じ、差動増幅回路4からはその差 ($V_{gl} - V_g$) に比例した出力信号 V_{da} が得られる。

[0079] 回転角速度が加わったときの電極53aの出力信号 V_{gl} は、振動ジャイロ51に供給される駆動信号に応じた出力信号と、コリオリ力に応じた出力信号 V_{cl} とが重畳された信号である。同様に、回転角速度が加わったときの電極53bの出力信号 V_{gr} は、振動ジャイロ51に供給される駆動信号に応じた出力信号と、コリオリ力に応じた出力信号 V_{cr} とが重畳された信号である。

[0080] 上記駆動信号に応じた電極53aの出力信号と電極53bの出力信号とは、同相で同じ大きさの信号であるため差動増幅回路4で相殺される。これに対して、コリオリ力に応じた電極53aの出力信号 V_{cl} と電極53bの出力信号 V_{cr} とは、逆相で同じ大きさの信号である。したがって、差動増幅回路4の出力信号 V_{da} は ($V_{cl} - V_{cr}$) に比例となり、差動増幅回路4からは回転角速度の大きさに応じた信号のみが出力される。

[0081] また、コリオリ力に応じた圧電素子53aの出力信号 V_{cl} と圧電素子53bの出力信号 V_{cr} とは、逆相で同じ大きさの信号であるため、加算回路1では相殺される。よって、発生するコリオリ力には関係なく、振動ジャイロ51には一定の駆動信号が供給される。なお、駆動信号は、加算回路1の出力信号 V_{sa} と同相であり、振幅は比例関係にある。

[0082] そして、第3の実施形態においても、上記第1の実施形態と同様、タイミング信号 V_{ck} の、加算回路1の出力信号 V_{sa} からの位相シフト量を、実際に V_{sa} と V_{da} との間で生じている位相差に応じて設定する。そして、その設定された位相差 θ_{ps} の分だけ加算回路1の出力信号 V_{sa} から位相シフトされたタイミング信号 V_{ck} のタイミングで、差動増幅回路4の出力信号 V_{da} の同期検波を行う。したがって、移相回路3は、加算回路1の出力信号 V_{sa} から位相を θ_{ps} だけシフトした方形波状のタイミング信号 V_{ck} を作り、同期検波回路5に同期検波用のタイミング信号として供給する。

[0083] 同期検波回路5は、交流信号である差動増幅回路4の出力信号 V_{da} を、タイミング信号 V_{ck} に同期して全波整流することで信号 V_{\pm} に変換した後、積分（あるいは平滑化）し、直流信号 V_{sd} を出力する。この信号 V_{sd} は、振動ジャイロ51に加わった回転角速度の方向に応じた極性を有し、その回転角速度の大きさに比例する。そして、直

流増幅回路6はその信号Vsdを所定の大きさまで直流増幅して信号Sを出力する。

- [0084] 本実施形態においても、差動増幅回路4の出力信号Vdaの検波感度、すなわち振動ジャイロ51に加えられた回転角速度の検出感度と、加算回路1の出力信号Vsaに対するタイミング信号Vckの位相シフト量 θ との関係が予め求められ、これに基づいて位相差 θ_{ps} が設定される。よって、加算回路1の出力信号Vsaに対する位相シフト量がその θ_{ps} に設定されたタイミング信号Vckで、差動増幅回路4の出力信号Vdaの同期検波を行えば、Vdaの検波感度を高めることができ、結果として振動ジャイロ51に加わった回転角速度の検出感度を高めることができる。

- [0085] なお、上記各実施形態では、位相差 θ_{ps} を、加算回路1の出力信号Vsaに対してのタイミング信号Vckの位相差としたが、発振回路2の出力信号Vgoは加算回路1の出力信号Vsaと同相かつ振幅比例の関係にあるので、位相差 θ_{ps} を、発振回路2の出力信号Vgoに対してのタイミング信号Vckの位相差としてもよい。

産業上の利用の可能性

- [0086] 本発明の振動ジャイロ用回路によれば、駆動信号に対する同期検波用のタイミング信号の位相差は、振動ジャイロを駆動させて回転角速度を加えた状態で予め求められた、差動増幅回路の出力信号の検波感度の位相差特性に基づいて設定されるので、振動ジャイロの種類や構造によって高い感度が得られる位相差が異なっているも、その高い感度を得られる位相差に設定でき、この結果、回転角速度の検出が高感度で行え、対雑音比(S/N比)を向上できる。
- [0087] 本発明の振動ジャイロユニットによれば、駆動信号に対する同期検波用のタイミング信号の位相差は、振動ジャイロを駆動させて回転角速度を加えた状態で予め求められた、差動増幅回路の出力信号の検波感度の位相差特性に基づいて設定されるので、振動ジャイロの種類や構造によって高い感度が得られる位相差が異なっているも、その高い感度を得られる位相差に設定でき、この結果、回転角速度の検出が高感度で行え、対雑音比(S/N比)を向上できる。また、一般に振動ジャイロが小型になると感度は低下するので、回転角速度を高感度で検出できるとは、振動ジャイロの小型化を図るうえで有利となる。
- [0088] 本発明の振動ジャイロの出力検出方法によれば、駆動信号に対する同期検波用の

タイミング信号の位相差は、振動ジャイロを駆動させて回転角速度を加えた状態で予め求められた、振動ジャイロの2つの検出片の出力信号の差に応じた信号の検波感度の位相差特性に基づいて設定されるので、振動ジャイロの種類や構造によって高い感度が得られる位相差が異なっても、その高い感度を得られる位相差に設定でき、この結果、回転角速度の検出が高感度で行え、対雑音比(S/N比)を向上できる。

請求の範囲

- [1] 振動ジャイロの2つの検出片の出力信号の差に応じた信号を出力する差動増幅回路と、
前記差動増幅回路の出力信号を同期検波する同期検波回路と、
前記振動ジャイロに供給される駆動信号に対して位相がシフトされた信号を前記同期検波用のタイミング信号として前記同期検波回路に供給する移相回路と、を備えた振動ジャイロ用回路であって、
前記駆動信号と前記タイミング信号との位相差は、前記振動ジャイロを駆動させて回転角速度を加えた状態で予め求められた、前記差動増幅回路の出力信号の検波感度の位相差特性に基づいて設定された
ことを特徴とする振動ジャイロ用回路。
- [2] 前記移相回路は、抵抗とコンデンサとからなる積分回路を含み、前記積分回路は、前記駆動信号の入力を受け、前記駆動信号を前記抵抗と前記コンデンサの時定数で決められる前記位相差だけ遅延させる
ことを特徴とする請求項1に記載の振動ジャイロ用回路。
- [3] 2つの検出片を有する振動ジャイロと、
前記検出片の出力信号の差に応じた信号を出力する差動増幅回路と、
前記差動増幅回路の出力信号を同期検波する同期検波回路と、
前記振動ジャイロに供給される駆動信号に対して位相がシフトされた信号を前記同期検波用のタイミング信号として前記同期検波回路に供給する移相回路と、を備えた振動ジャイロユニットであって、
前記駆動信号と前記タイミング信号との位相差は、前記振動ジャイロを駆動させて回転角速度を加えた状態で予め求められた、前記差動増幅回路の出力信号の検波感度の位相差特性に基づいて設定された
ことを特徴とする振動ジャイロユニット。
- [4] 前記移相回路は、抵抗とコンデンサとからなる積分回路を含み、前記積分回路は、前記駆動信号の入力を受け、前記駆動信号を前記抵抗と前記コンデンサの時定数で決められる前記位相差だけ遅延させる

ことを特徴とする請求項3に記載の振動ジャイロユニット。

- [5] 振動ジャイロの2つの検出片の出力信号の差に応じた信号を、前記振動ジャイロに供給される駆動信号に対して位相がシフトされたタイミング信号で同期検波することで前記振動ジャイロに加えられた回転角速度を検出する振動ジャイロの出力検出方法であって、

前記駆動信号と前記タイミング信号との位相差を、前記振動ジャイロを駆動させて回転角速度を加えた状態で予め求められた、前記検出片の出力信号の差に応じた信号の検波感度の位相差特性に基づいて設定し、この設定された位相差の分前記駆動信号に対して位相がシフトされた前記タイミング信号で前記同期検波を行う

ことを特徴とする振動ジャイロの出力検出方法。

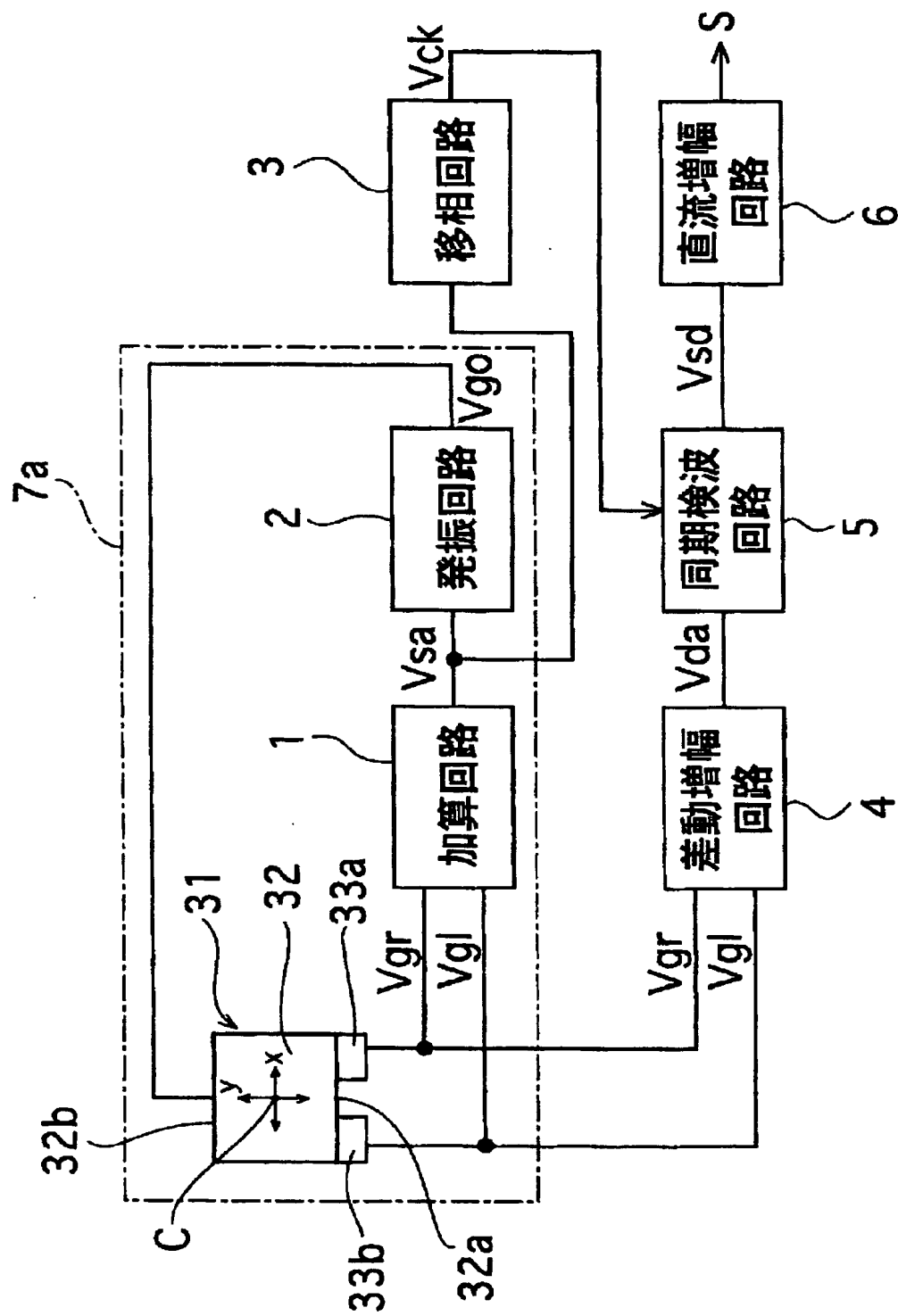
- [6] 前記位相差を、抵抗とコンデンサとから構成され前記駆動信号の入力を受けて前記駆動信号を遅延させる積分回路の前記抵抗の抵抗値の調整により設定する

ことを特徴とする請求項5に記載の振動ジャイロの出力検出方法。

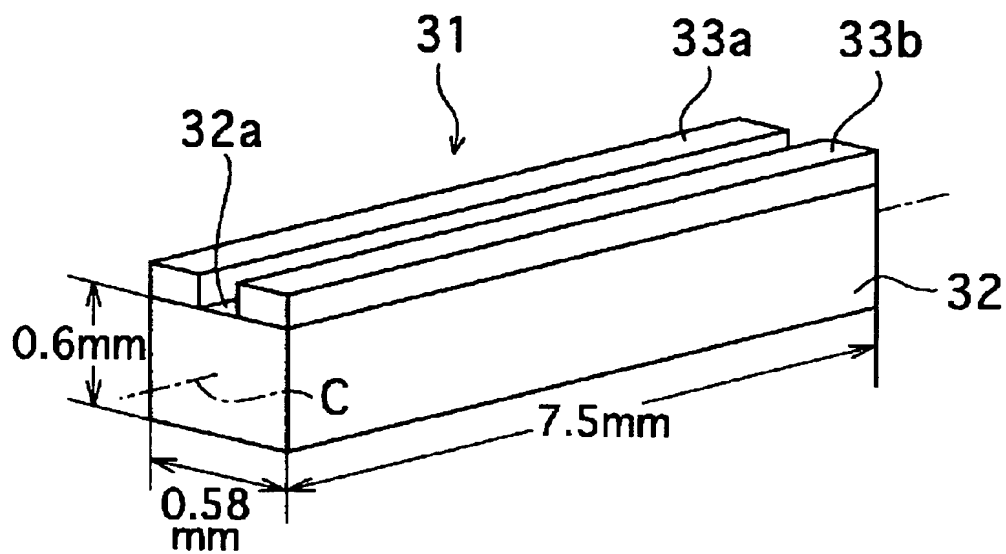
- [7] 前記位相差を、抵抗とコンデンサとから構成され前記駆動信号の入力を受けて前記駆動信号を遅延させる積分回路の前記コンデンサの容量の調整により設定する

ことを特徴とする請求項5に記載の振動ジャイロの出力検出方法。

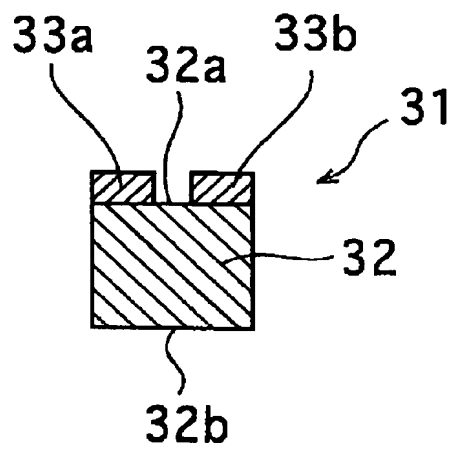
[図1]



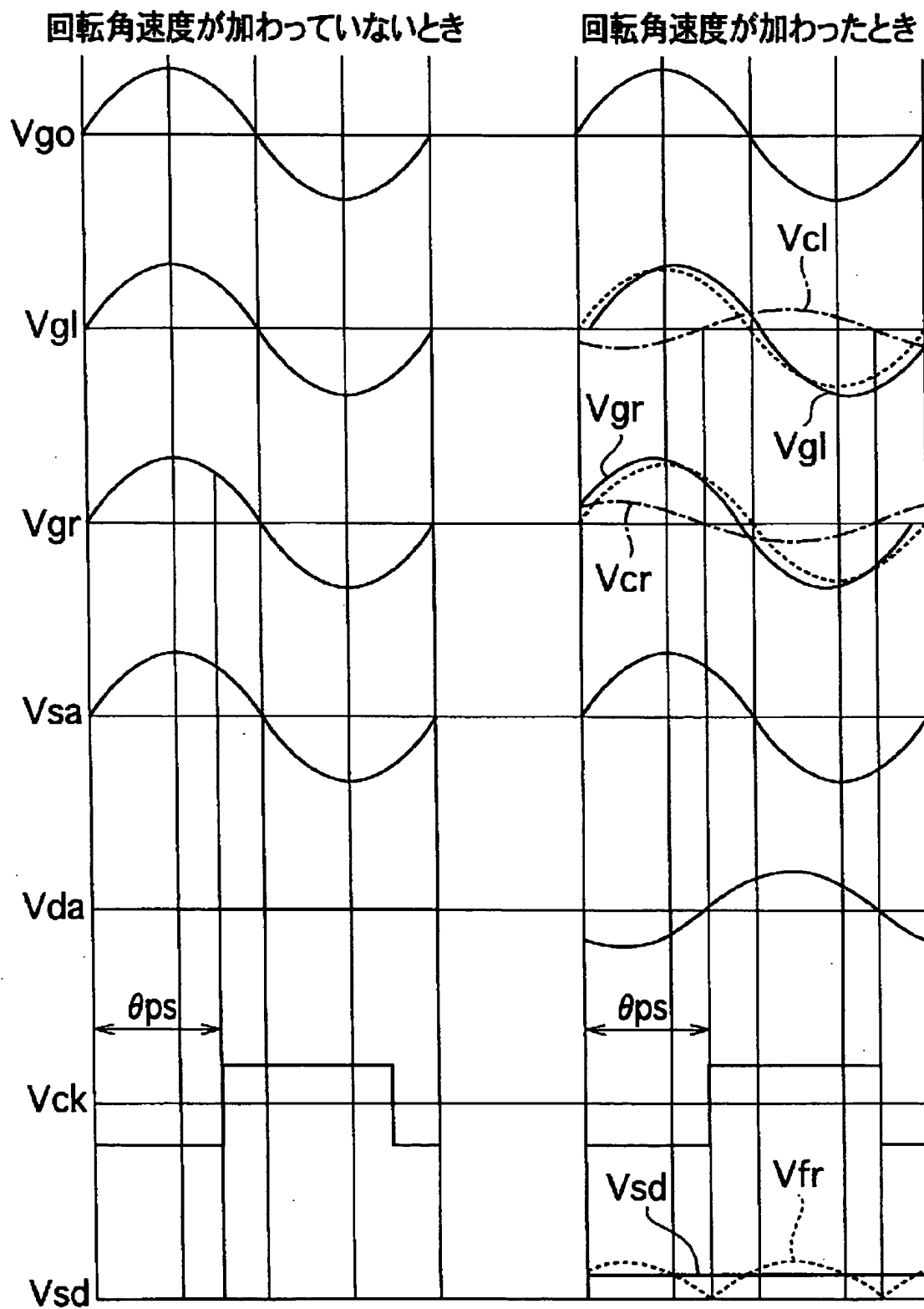
[図2]



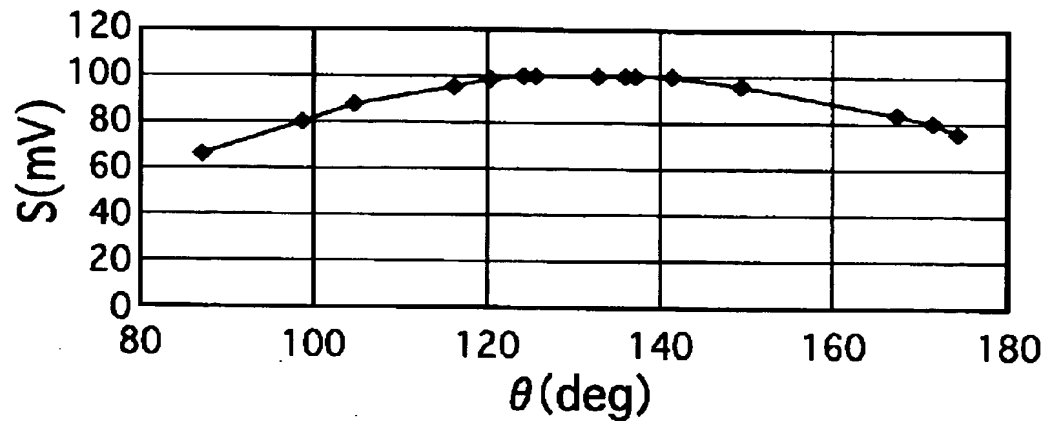
[図3]



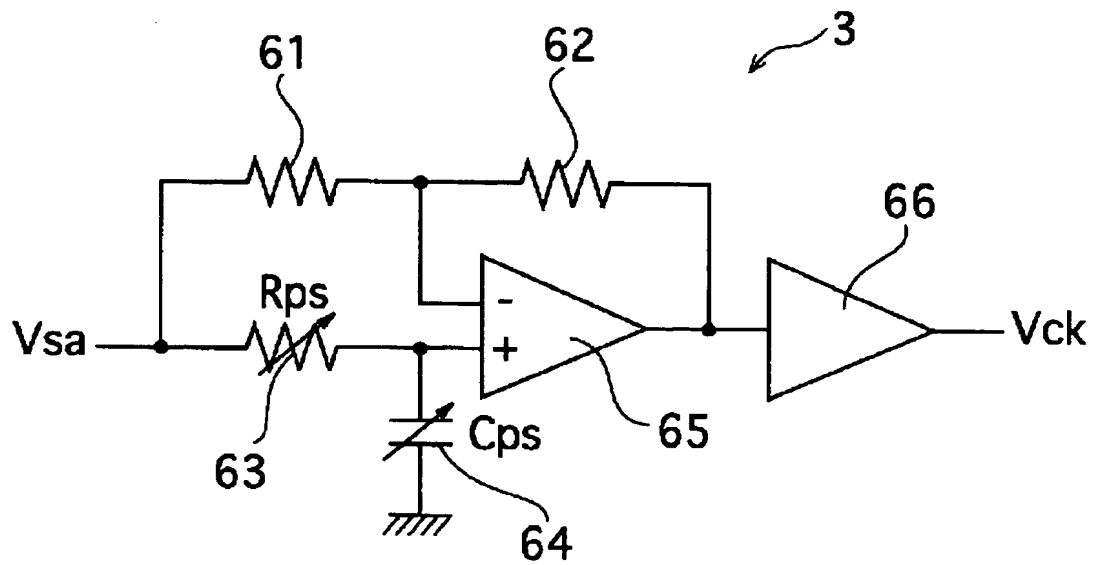
[図4]



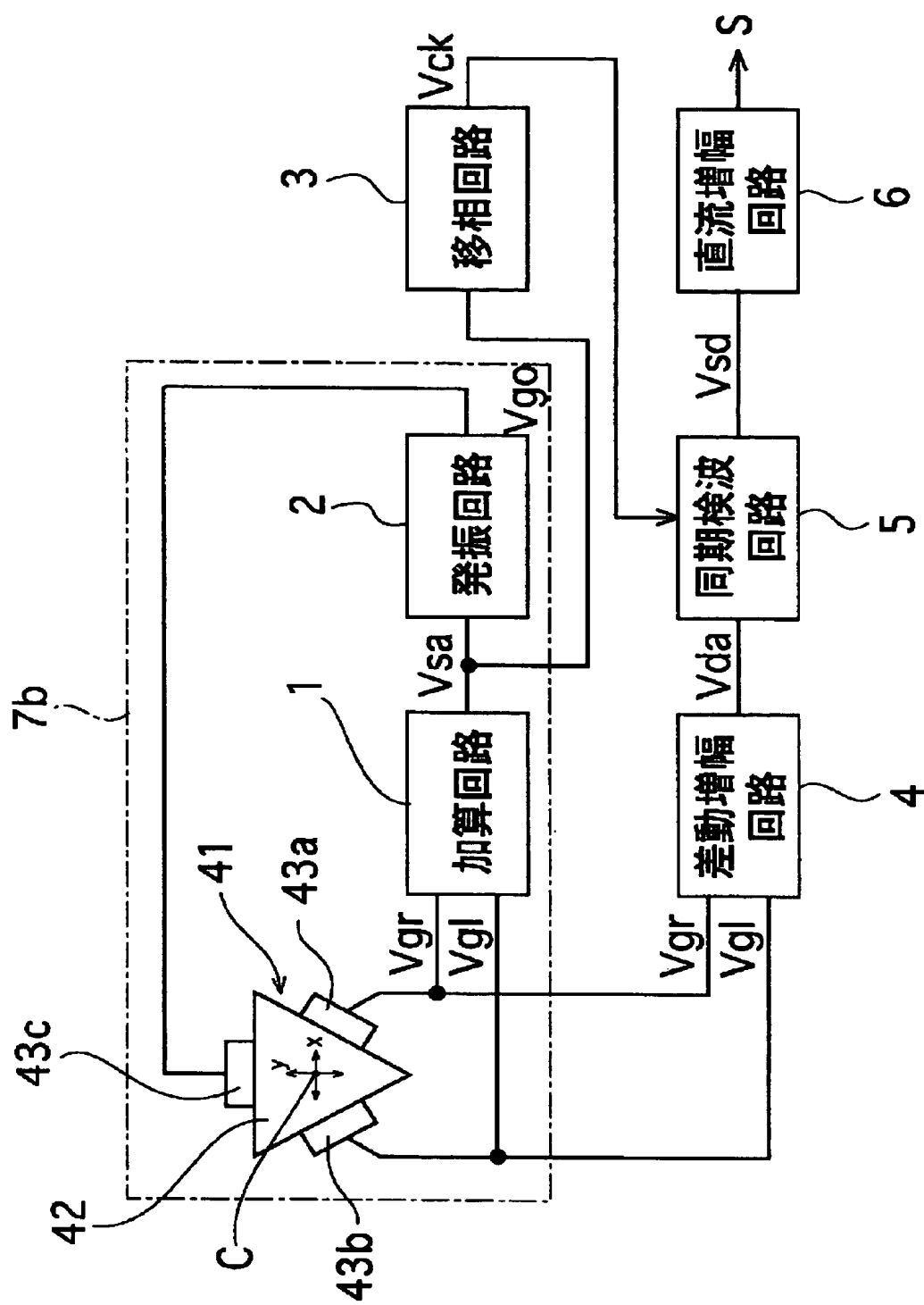
[図5]



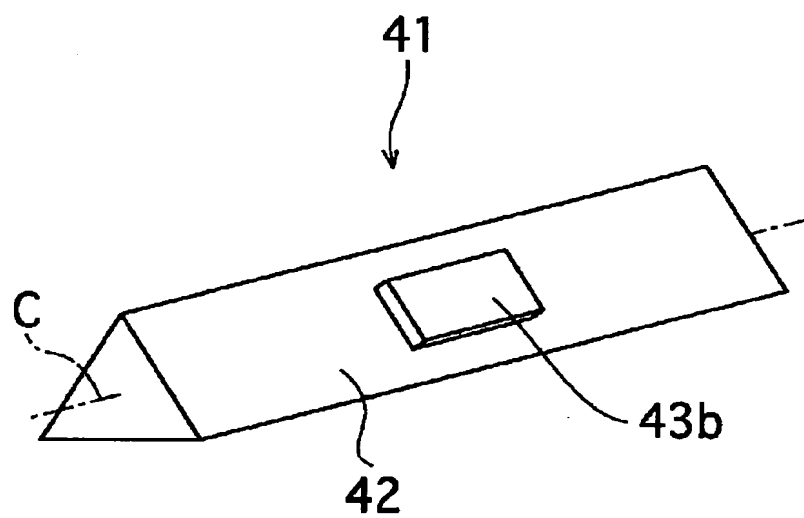
[図6]



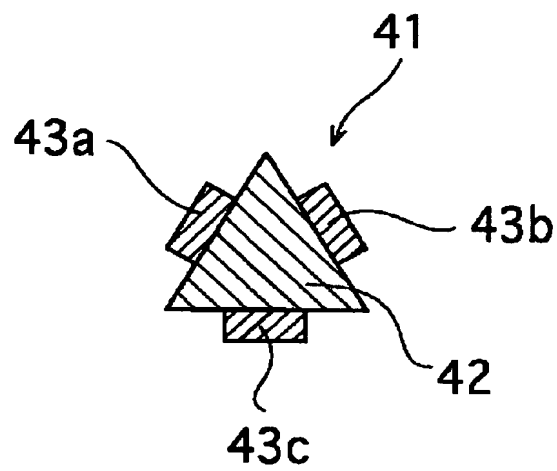
[図7]



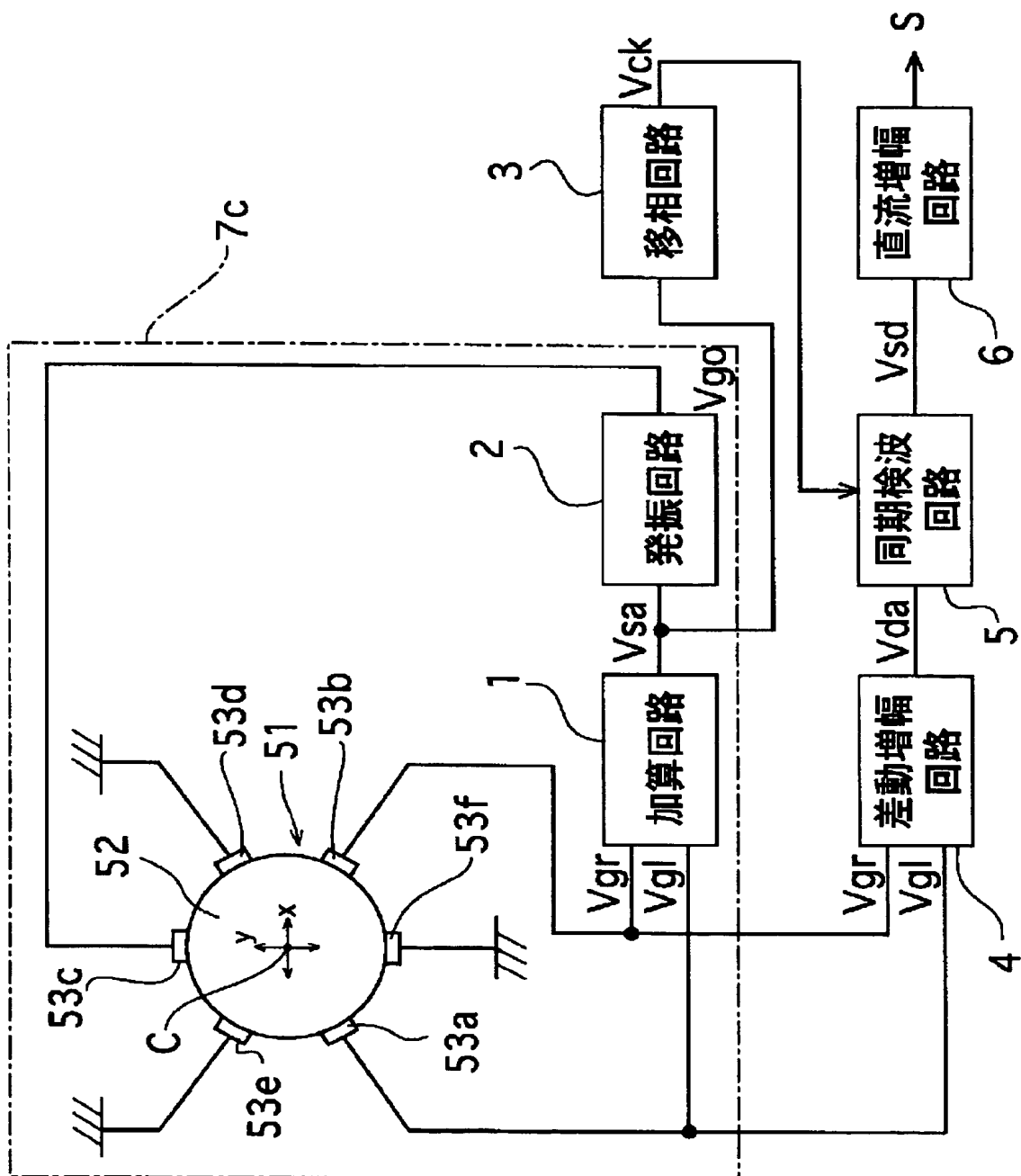
[図8]



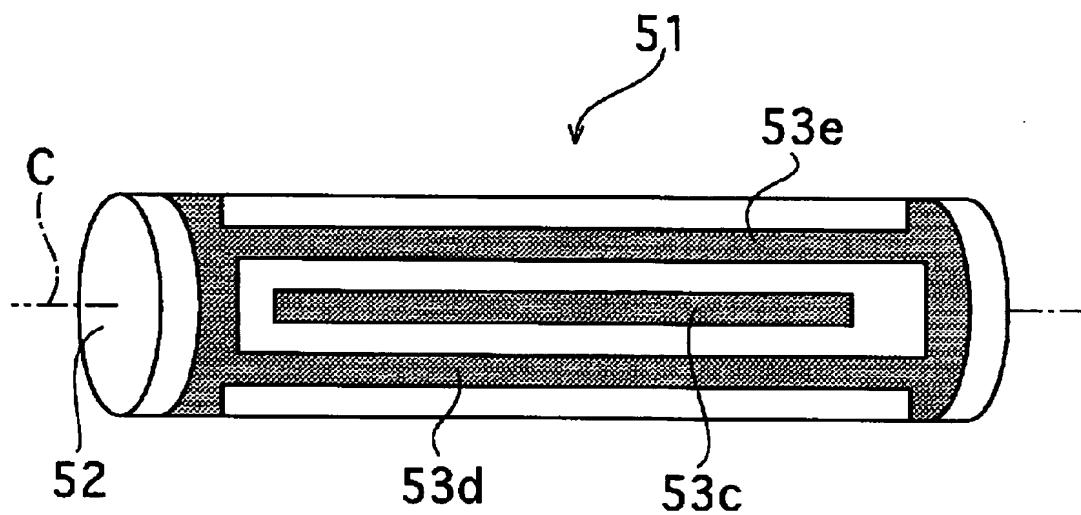
[図9]



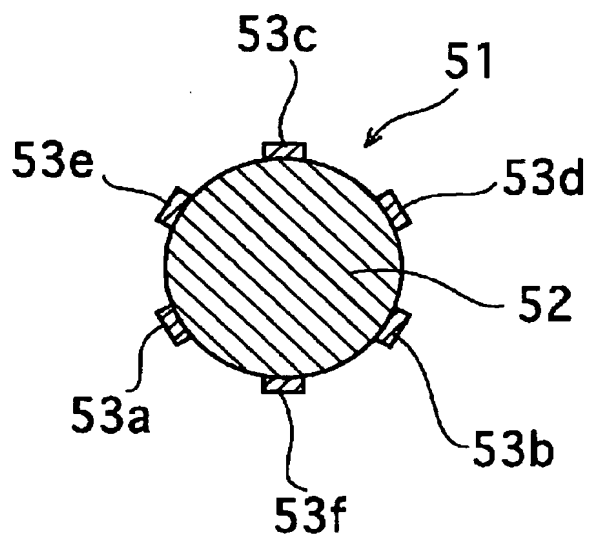
[図10]



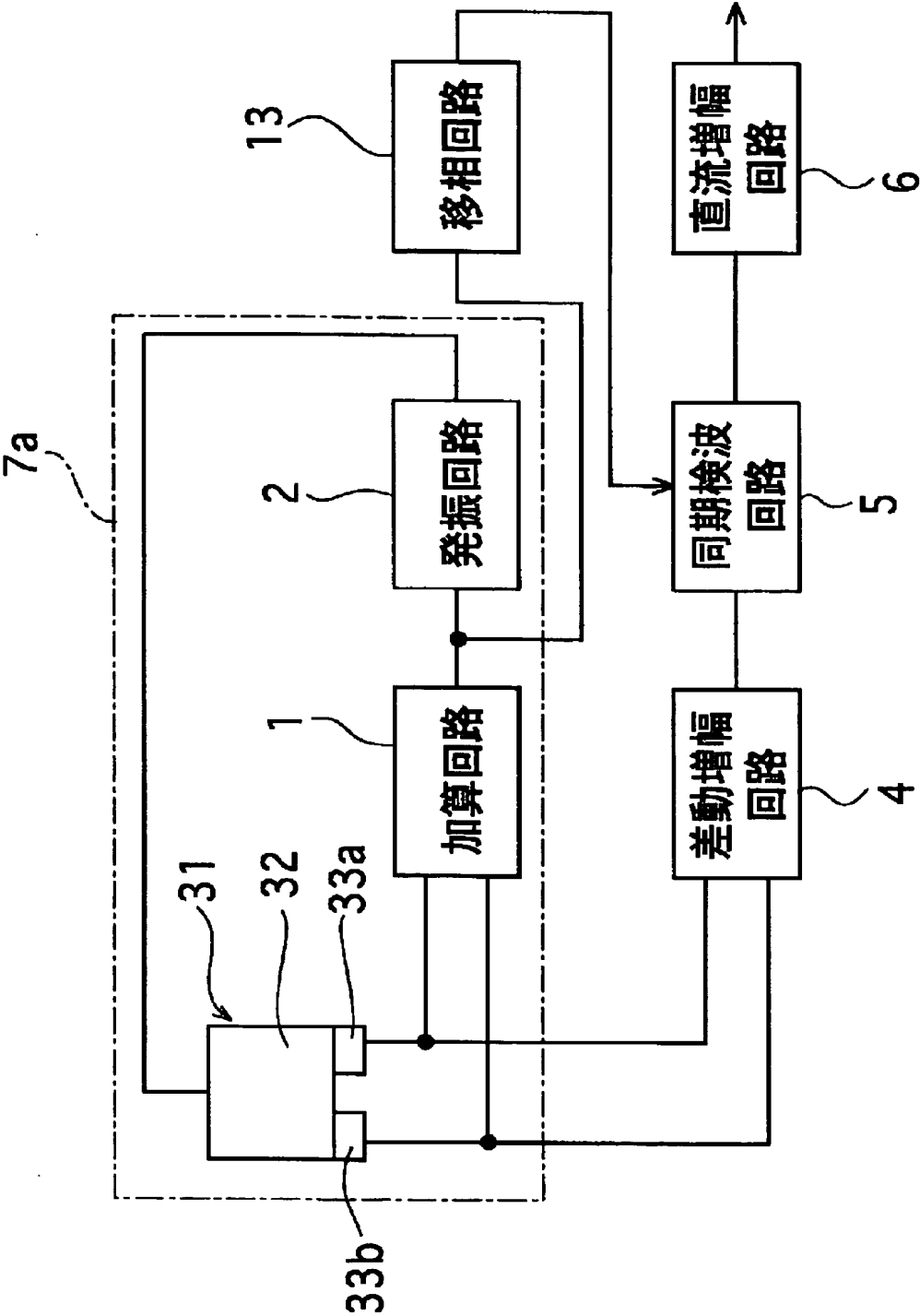
[図11]



[図12]



[図13]



INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2005/017853

A. CLASSIFICATION OF SUBJECT MATTER

G01C19/56 (2006.01), **G01P9/04** (2006.01)

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

G01C19/56 (2006.01), **G01P9/04** (2006.01)

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Jitsuyo	Shinan	Koho	1922-1996	Jitsuyo	Shinan	Toroku	Koho	1996-2005
Kokai	Jitsuyo	Shinan	Koho	1971-2005	Toroku	Jitsuyo	Shinan	Koho
								1994-2005

Electronic database consulted during the international search (name of database and, where practicable, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	JP 4-106410 A (Murata Mfg. Co., Ltd.), 08 April, 1992 (08.04.92), Full text; all drawings & US 5220833 A1 & EP 477540 A1	1 - 7
A	JP 8-178670 A (Nippondenso Co., Ltd.), 12 July, 1996 (12.07.96), Full text; all drawings (Family: none)	1 - 7
A	JP 2002-228453 A (Murata Mfg. Co., Ltd.), 14 August, 2002 (14.08.02), Full text; all drawings & US 2002/100322 A1 & DE 10203855 A	1 - 7

☒ Further documents are listed in the continuation of Box C.☐ See patent family annex.

* Special categories of cited documents:

"A" document defining the general state of the art which is not considered to be of particular relevance

"E" earlier application or patent but published on or after the international filing date

"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

"O" document referring to an oral disclosure, use, exhibition or other means

"P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

"&" document member of the same patent family

Date of the actual completion of the international search
02 December, 2005 (02.12.05)Date of mailing of the international search report
13 December, 2005 (13.12.05)Name and mailing address of the ISA/
Japanese Patent Office

Authorized officer

Facsimile No.

Telephone No.

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2005/017853

C (Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT

Category	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	JP 2000-283767 A (Murata Mfg. Co., Ltd.), 13 October, 2000 (13.10.00), Full text; all drawings (Family: none)	1-7

国際調査報告

国際出願番号 PCT/JP2005/017853

A. 発明の属する分野の分類 (国際特許分類 (IPC))

Int.Cl. CC1C19/56 (2006.01), G01P9/04 (2006.01)

B. 調査を行った分野

調査を行った最小限資料 (国際特許分類 (IPC))

Int.Cl. CC1C19/56 (2006.01), CC1P9/04 (2006.01)

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報	1922 - 1996年
日本国公開実用新案公報	1971 - 2005年
日本国実用新案登録公報	1996 - 2005年
日本国登録実用新案公報	1994 - 2005年

国際調査で使用した電子データベース (データベースの名称、調査に使用した用語)

C. 関連すると認められる文献

引用文献の カテゴリー	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
A	JP 4-106410 A (株式会社村田製作所) 1992.04.08, 全文全図 & US 5220833 A1 & EP 477540 A1	1 -- 7
A	JP 8-178670 A (日本電装株式会社) 1996.07.12, 全文全図 (ファミリーなし)	1 -- 7
A	JP2002-228453 A (株式会社村田製作所) 2002.08.14, 全文全図 & US 2002/100322 A1 & DE 10203855 A	1 -- 7

回 C欄の続きにも文献が列挙されている。

☐ パテントファミリーに関する別紙を参照。

ホ 引用文献のカテゴリー

IAJ 特に関連のある文献ではなく、一般的技術水準を示すもの

IEJ 国際出願日前の出願または特許であるが、国際出願日後に公表されたもの

「L」優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献 (理由を付す)

IOJ 口頭による開示、使用、展示等に言及する文献

rpj 国際出願日前で、かつ優先権の主張の基礎となる出願

の目的後に公表された文献

ITJ 国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの

「X」特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの

IYJ 特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの

r&j 同- パテントファミリー文献

国際調査を完了した日

02.12.2005

国際調査報告の発送日

13.12.2005

国際調査機関の名称及び/または先

日本国特許庁 (ISA/JP)

郵便番号 100-8915

東京都千代田区霞が関三丁目4番3号

特許庁審査官 (権限のある職員)

岡田 卓弥

電話番号 03-3581-1101 内線 3258

25

3405

C (続き) . 関連すると認められる文献		
引用文献の カテゴリー	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
A	JP2000-283767A(株式会社村田製作所) 2000.10.13, 全文全図 (7 ファミリーなし)	1 - 7